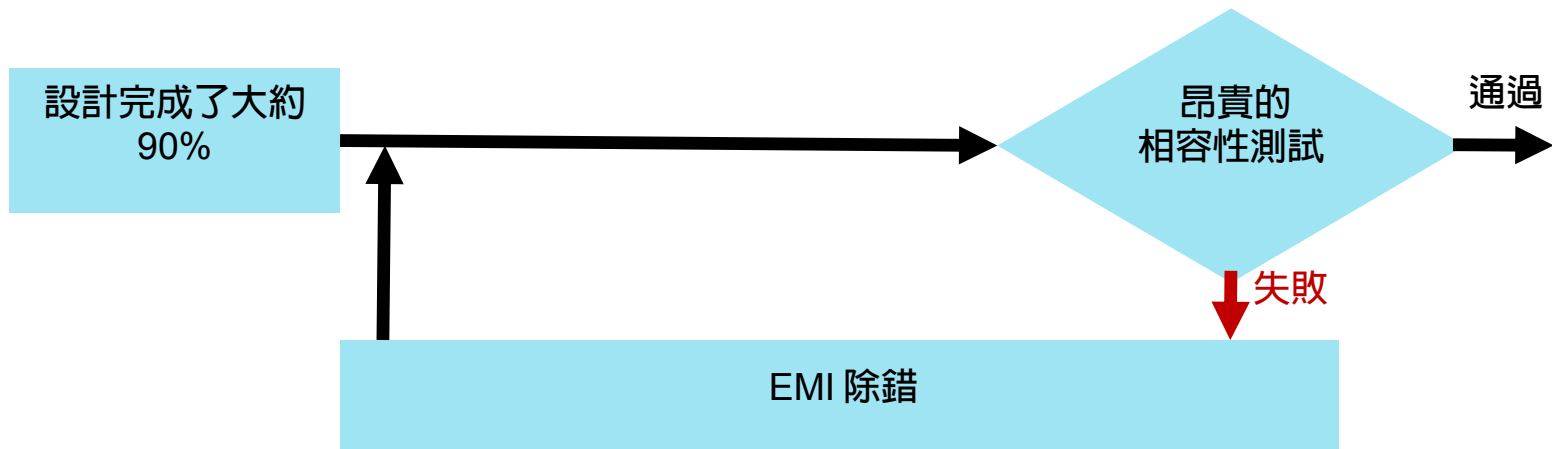


EMI 測試面臨的挑戰

EMI 測試工作流程

在測試實驗室安排測試



EMI 挑戰

- EMI 除錯是一項痛苦的工作，工程師必須找到雜訊來源的根本原因，以解決雜訊
 - 透過改變中繼裝置，進行製程除錯
 - 截短 PCB 線路，然後重新連接，直到找到雜訊來源
 - 難以找到導致 EMI 的類比訊號和/或數位訊號
- 難以擷取偶發的 EMI 突發
 - 需要擁有長儀器擷取時間的即時頻譜分析儀
 - 大多數的頻譜分析儀並非即時系統
 - 大多數的即時頻譜分析儀成本高，攜帶不方便
- 在裝置發射射頻功率時，射頻可能會對電路造成負面影響，這可能會大幅度改變 EMI



Tektronix®

- <http://www.tek.com.tw>
- 02-2656-6688